

FPGA 可程式化電路應用技術教學中心 112 年度教師參訪活動暨教師研習實施計畫

壹、目的：

為提供教師了解 FPGA 可程式化電路應用技術及業界製造過程，並能運用所學於教學課程中，為本年工科技藝競賽數位電子職類做熱身訓練，特開辦此活動，使教師能更有效指導學生參與此競賽，拓展學生對 FPGA 可程式化電路應用的視野。

貳、辦理單位：

指導單位：臺北市政府教育局。

主辦單位：FPGA 可程式化電路應用技術教學中心。

承辦單位：臺北市立木柵高級工業職業學校

協辦單位：撼訊科技股份有限公司、秉華科技股份有限公司

參、參加對象：臺北市公私立技術型高中教師、實習教師。參訪活動 20 人為上限，研習課程 30 人為上限。

肆、參訪活動及研習時間與地點：（附件一、二）

1. 參訪活動日期：112.06.09 星期五(下午 13:00-16:00)

研習地點：撼訊科技股份有限公司保長廠(保長路 431 號，聯合科技 B 棟)，詳如附件一。

2. 課程研習日期：112.06.30 星期五(上午 8:00-16:00)

研習地點：臺北市立木柵高級工業職業學校(FPGA 可程式化電路應用技術教學中心)，詳如附件二。

伍、報名：

1. 參訪活動報名：一律採線上報名。即日起至 112 年 6 月 2 日（星期五）止受理報名，報名連結如下

（<https://forms.gle/HViHVR6RZwjaMHLj9>），依報名先後順序錄取。

2. 課程研習報名：一律採線上報名。即日起至 112 年 6 月 20 日（星

期二) 止受理報名，請利用臺北市教師在職研習網線上報名
(<http://insc.tp.edu.tw>)，依報名先後順序錄取。

陸、參與研習活動老師注意事項

- 一、參訪不提供午餐，課程研習提供午餐。為響應環保，請自備茶杯。
- 二、各場次全程參與之教師依各場次時間核予研習時數。
- 三、研習活動免收費用。
- 四、木柵高工無法提供停車位，請搭乘大眾運輸工具。

柒、經費來源：本校 FPGA 技術教學中心 112 年 1-7 月工作計畫。

捌、聯絡單位：木柵高級工業職業學校

實習組長劉啟欣組長 (kinp@m cvs.tp.edu.tw)

電話：2230-0506 分機 502

黃可穎老師 (huangkoying@m cvs.tp.edu.tw)

電話：2230-0506 分機 337

玖、本計畫經本局核定後實施，修正時亦同。

附件一：撼訊科技股份有限公司保長廠



地址：221 新北市汐止區保長路 431 號，聯合科技 B 棟

撼訊科技(Tul Corp.)成立於 1997 年，2002 年在台灣證券市場掛牌上櫃，以知名的 PowerColor 品牌顯示卡行銷全世界二十餘年，是全球主要繪圖顯示卡供應商。撼訊科技多年來專注在自有品牌顯卡行銷與服務，並提供全方位的影像運算解決方案，產品線包括高階遊戲顯示卡、工控專用客製化顯示卡、SoC 主機板及系統以及 FPGA 解決方案。同時，藉由在 IT 領域的多年經驗，積極進行多元化布局，陸續轉投資成立了撼智物聯(IOTU)以及撼衛生醫(TCMC)等子公司，發展智慧建築以及人工智能生技醫療等業務

FPGA 可程式化電路應用技術教學中心研習-企業參訪實施計畫-日程表

112 年 06 月 09 日(五)撼訊科技股份有限公司		
時間	課程名稱	學習目標
13：10~13：40	撼訊科技集團簡介	了解撼訊科技集團及相關業務
13：50~15：30	參觀撼訊保長廠生產線	了解顯示卡及 FPGA 加速卡製造流程
15：30~16：00	交流與討論	與撼訊科技人員交流討論
16：00~	賦歸	

附件二：木柵高工

一、木柵高工交通

◆ 交通指引

(一) 到達本校【木柵高工站】

1. 公車：251、252、282、298、647、660、666、679、819、915、棕3、棕7
2. 指南客運：1503（泰山 -- 動物園）
3. 臺北客運：1076（木柵 -- 平溪）
4. 福和客運：1558（基隆 - 動物園）

【軍功新村站】公車：556、棕6 步行約5分鐘到（本校側門）

【萬壽橋頭】公車：294、933（三重-新北-動物園）、棕11 步行約8分鐘到（本校正門）

(二) 捷運文湖線：木柵捷運站下車（本校側門）

◆ 交通位置圖



FPGA 可程式化電路應用技術教學中心研習-教師研習課

程實施計畫-日程表

112年6月30日（星期五）		
時間	課程內容	主持人 / 講師
08:00~08:20	報到與認識	木柵高工服務團隊
08:20~08:30	致歡迎詞	臺北市立木柵高工 李校長 通傑 王坤楠實習主任
08:30~10:10	可程式邏輯裝置實習儀器使用 及軟體操作	秉華科技技術團 總經理丁榮助博士
10:20~12:00	基本邏輯閘，組合邏輯電路 應用實例	秉華科技技術團 總經理丁榮助博士
12:00~13:00	午 餐	木柵高工服務團隊
13:00~14:40	加法器及減法器	秉華科技技術團 總經理丁榮助博士
14:50~16:30	循序邏輯電路應用實例	秉華科技技術團 總經理丁榮助博士
16:30~	綜合座談	木柵高工服務團隊